## (12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum
11. Januar 2001 (11.01.2001)

### **PCT**

# (10) Internationale Veröffentlichungsnummer WO 01/03342 A1

(51) Internationale Patentklassifikation<sup>7</sup>: H04Q 11/04

H04J 3/06,

WO 01/03342 A1

(21) Internationales Aktenzeichen:

PCT/DE00/01735

(22) Internationales Anmeldedatum:

29. Mai 2000 (29.05.2000)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität:

199 30 191.3

30. Juni 1999 (30.06.1999) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Strasse 53, D-81669 München (DE).

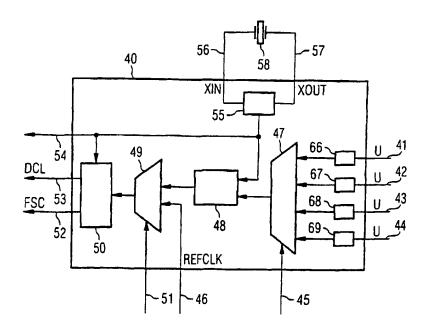
- (72) Erfinder; und
- (75) Erfinder/Anmelder (nur für US): SCHEDEL, Ralf [DE/DE]; Josef-Fischhaberstrasse 17, D-82319 Starnberg (DE). FIESSINGER, Walter [DE/DE]; Hirtenweg 7, D-82024 Taufkirchen (DE). BALB, Markus [DE/DE]; Bad-Wiessee-Strasse 12, D-81547 München (DE).
- (74) Anwalt: REINHARD SKUHRA WEISE & PARTNER; P.O. Box 440151, 80750 München (DE).
- (81) Bestimmungsstaaten (national): CN, JP, KR, US.
- (84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

#### Veröffentlicht:

Mit internationalem Recherchenbericht.

[Fortsetzung auf der nächsten Seite]

- (54) Title: CIRCUIT FOR GENERATING CLOCK PULSES IN A COMMUNICATIONS SYSTEM
- (54) Bezeichnung: SCHALTUNGSANORDNUNG ZUR TAKTERZEUGUNG IN EINEM KOMMUNIKATIONSSYSTEM



(57) Abstract: The invention relates to a circuit for generating clock pulses in a communications system. Said circuit has at least one network termination. Each network termination can be connected to at least one transmission line and to a bus, respectively and a clock pulse is provided for synchronizing the bus. According to the invention, a plurality of clock pulse generators are provided in the circuit for generating the clock pulse and means is provided for selecting a clock pulse generator.

[Fortsetzung auf der nächsten Seite]

### WO 01/03342 A1



 Vor Ablauf der f\u00fcr Änderungen der Anspr\u00fcche geltenden Frist: Ver\u00f6ffentlichung wird wiederholt, falls \u00e4nderungen eintreffen. Zur Erklärung der Zweibuchstaben-Codes, und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) Zusammenfassung: Eine Schaltungsanordnung zur Takterzeugung in einem Kommunikationssystem weist mindestens einen Netzabschluß auf, wobei jeder Netzabschluß mit jeweils mindestens einer Übertragungsleitung und mit einem Bus verbindbar ist und wobei ein Takt zur Synchronisierung des Busses vorgesehen ist. Erfindungsgemäß sind bei der Schaltungsanordnung eine Vielzahl von Taktgebern zur Erzeugung des Taktes und Mittel zur Auswahl eines Taktgebers vorgesehen.